



SIMATIC DP, ELEKTRONIKMODUL 2 AO I HIGH FEATURE FUER ET 200S, 15MM BAUBREITE, ZYKLUSZEIT PRO MODUL: 0,5MS, +/-20MA; 15 BIT + VZ, 4 .. 20MA; 15 BIT  
GEBRAUCHSFEHLERGRENZE +/-0,05% MIT LED SF (SAMMELFEHLER)

### Versorgungsspannung

#### Lastspannung L+

- |                 |      |
|-----------------|------|
| • Nennwert (DC) | 24 V |
| • Verpolschutz  | Ja   |

### Eingangsstrom

- |                                       |       |
|---------------------------------------|-------|
| aus Lastspannung L+ (ohne Last), max. | 80 mA |
| aus Rückwandbus DC 3,3 V, max.        | 10 mA |

### Verlustleistung

- |                       |       |
|-----------------------|-------|
| Verlustleistung, max. | 1,2 W |
|-----------------------|-------|

### Adressbereich

#### Adressraum je Modul

- |                             |        |
|-----------------------------|--------|
| • Adressraum je Modul, max. | 4 byte |
|-----------------------------|--------|

### Analogausgaben

- |                                      |        |
|--------------------------------------|--------|
| Anzahl Analogausgänge                | 2      |
| Stromausgang, Leerlaufspannung, max. | 18 V   |
| Zykluszeit (alle Kanäle), max.       | 0,5 ms |

#### Ausgangsbereiche, Strom

- |                     |    |
|---------------------|----|
| • -20 mA bis +20 mA | Ja |
| • 4 mA bis 20 mA    | Ja |

#### Anschluss der Aktoren

- |   |      |
|---|------|
| • für Stromausgang Zweileiter-Anschluss | Ja   |
| • für Stromausgang Vierleiter-Anschluss | Nein |

#### Bürdenwiderstand (im Nennbereich des Ausgangs)

• bei Stromausgängen, max.	500 $\Omega$
• bei Stromausgängen, induktive Last, max.	1 mH
<b>Zerstörgrenze gegen von außen angelegte Spannungen und Ströme</b>	
• Strom, max.	50 mA
<b>Leitungslänge</b>	
• geschirmt, max.	200 m; 100m bei $T_{wa} < 2ms$
<b>Analogwertbildung</b>	
<b>Integrations- und Wandlungszeit/Auflösung pro Kanal</b>	
• Auflösung mit Übersteuerungsbereich (Bit inklusive Vorzeichen), max.	16 bit
<b>Einschwingzeit</b>	
• für ohmsche Last	0,3 ms
• für kapazitive Last	1 ms
• für induktive Last	0,5 ms
<b>Fehler/Genauigkeiten</b>	
Ausgangswelligkeit (bezogen auf Ausgangsbereich, Bandbreite 0 bis 50 kHz), (+/-)	0,02 %
Linearitätsfehler (bezogen auf Ausgangsbereich), (+/-)	0,01 %
Temperaturfehler (bezogen auf Ausgangsbereich), (+/-)	0,003 %/K
Übersprechen zwischen den Ausgängen, min.	60 dB
Wiederholgenauigkeit im eingeschwungenen Zustand bei 25 °C (bezogen auf Ausgangsbereich), (+/-)	0,01 %
<b>Gebrauchsfehlergrenze im gesamten Temperaturbereich</b>	
• Strom, bezogen auf Ausgangsbereich, (+/-)	0,1 %
<b>Grundfehlergrenze (Gebrauchsfehlergrenze bei 25 °C)</b>	
• Strom, bezogen auf Ausgangsbereich, (+/-)	0,05 %
<b>Taktsynchronität</b>	
Taktsynchroner Betrieb (Applikation bis Klemme synchronisiert)	Ja
<b>Alarmer/Statusinformationen</b>	
Ersatzwerte aufschaltbar	Ja
<b>Diagnosemeldungen</b>	
• Diagnoseinformation auslesbar	Ja
• Drahtbruch	Ja
• Sammelfehler	Ja
<b>Diagnoseanzeige LED</b>	
• Sammelfehler SF (rot)	Ja
<b>Parameter</b>	

Bemerkung	7 byte
Ausgabeart/-bereich	deaktiviert / +/-20 mA / 4 bis 20 mA
Diagnose Drahtbruch	sperrern / freigeben
Störfrequenzunterdrückung	sperrern / freigeben
Sammeldiagnose	sperrern / freigeben
Verhalten bei CPU/Master STOP	Ausgang strom- und spannungslos / Ersatzwert schalten / letzten Wert halten

### Potenzialtrennung

Potenzialtrennung Analogausgaben	
• Potenzialtrennung Analogausgaben	Ja
• zwischen den Kanälen	Nein
• zwischen den Kanälen und dem Rückwandbus	Ja
• zwischen den Kanälen und der Lastspannung L+	Ja

### Zulässige Potenzialdifferenz

zwischen MANA und M intern (UISO)	DC 75 V/AC 60 V
-----------------------------------	-----------------

### Isolation

Isolation geprüft mit	DC 500 V
-----------------------	----------

### Maße

Breite	15 mm
Höhe	81 mm
Tiefe	52 mm

### Gewichte

Gewicht, ca.	40 g
--------------	------

**letzte Änderung:** 12.03.2015